

کاربرک ثبت نام و ارزیابی (تامین مالی جمعی)

نام طرح:

سرمایه در گردش جهت توسعه بورد پردازی

شرکت متقاضی:

مهندسی محققان یاسین (دانش بنیان)

سکوی تامین مالی جمعی:

سامانه تامین مالی جمعی زرین کراود

نهاد مالی:

کارگزاری دانایان

خلاصه مدیریتی

اطلاعات طرح و محصول: یکی از بوردهای منحصر به فرد پردازشی با توجه به نیاز بازار و پیشرفت تکنولوژی روز دنیا ارتقا پیدا خواهد کرد.

عنوان طرح: طراحی و توسعه مورد پردازشی

محل اجرای طرح: تهران - شرکت مهندسی محققان یاسین

توضیح کوتاه: مورد پردازشی مبتنی بر **FPGA** با توجه به نیاز بازار و **IC** های بروز دنیا، قابلیت بهبود و ارتقای ویژه ای را دارد که از نظر پردازشی حجم پردازشی ده برابر را دارا میشود.

هدف از اجرای طرح: ارتقا محصول موجود و کسب بازارهای جدید و ایجاد بستر مناسب برای سیستم ها و تکنولوژی هایی که منتظر حجم پردازشی اینچنین بوده اند.

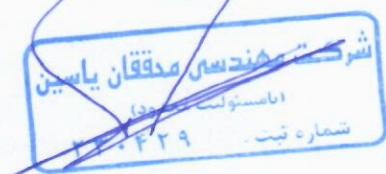
این بوردها جنرال بوده و در هر صنعتی که نیاز به حجم پردازشی بالا در زمان کم نیاز باشد، مورد استفاده قرار می گیرد. لذا هرچه ارتقا و سطح تکنولوژی محصولات بالا برود، حجم پردازشی و زمان آن بهینه تر و در ازای آن علاقمندی ها و صنعت های مختلف دیگر را به خود جلب می نماید. برای مثال در مورد اولیه یک **FPGA** وجود دارد اما بعد از ارتقای آن دارای دو **FPGA** می باشد که به مراتب قدرت این مورد را منحصر به فرد می نماید. این مهم بسیار پیچیده بوده و طراحی و اجرای آن ماه ها زمان می برد که این شرکت با توجه به شعار خود همواره بر لبه تکنولوژی روز دنیا در حوزه بوردهای پردازشی قرار دارد. پس از این اتفاق بسیاری از سیستم های مختلف و بکر را می توان در داخل تولید نمود.

کاربرد محصول: این مورد ها می تواند از تجهیزات پزشکی و مشخصا در ساخت دستگاه های **MRI** و سایر تجهیزات تصویر برداری مورد استفاده قرار گیرد. در صنعت نفت می تواند به امور اکتشاف میدین نفتی و گازی کمک نماید تا علاوه بر سرعت تحلیل داده ها، هزینه های سربار کمتری را شامل شود. در مواردی مثل رندر کردن انیمیشن ها و کارهای گرافیکی استفاده می گردد. در مسایل شبیه سازی مثل هواشناسی در دنیا مورد استفاده قرار می گیرد. در خودرو های هوشمند می توان مورد استفاده باشد. در مسایل بیگ دیتا و سرورهای بورس و بانک و حجم پردازشی آنها می تواند کمک شایانی داشته باشد و بسیاری از صنعت های دیگر که نیاز به پردازش اطلاعات دارند.

جهت روشن شدن مطلب برای افراد غیر فنی، میتوان گفت یک مورد پردازشی معادل ۱۲۰ مورد دارای **CPU Core i7 Full** حجم پردازشی دارد که به دلیل پردازش موازی، به مراتب زمان کمتری را صرف این حجم پردازشی می نماید.

صنعت و زیرصنعت: صنعت برق و الکترونیک - بوردهای پردازشی مبتنی بر **FPGA**

کلبرگ ثبت نام و ارزیابی (تامین مالی جمعی)



نام شرکت متقاضی: شرکت مهندسی محققان یاسین.

معرفی شرکت: این شرکت از سال ۱۳۸۳ تاسیس و از سال ۱۳۹۴ به عنوان دانش بنیان شناخته شد. این شرکت بصورت تخصصی طراحی و تولید بوردهای پردازشی پیشرفته و بوردهای نمونه برداری می نماید که در سال های ۱۳۹۶ و ۱۳۹۵ نشان دو ستاره مدیریت فناوری و نوآوری و در سال ۱۳۹۷ نشان پیشتاز فناوری دانش بنیان کسب نماید. همچنین در سال های ۱۳۹۸ تا ۱۴۰۱ محصولات جدید این شرکت علاوه بر اینکه دانش بنیان هستند، همگی در ارزیابی معاونت علمی فناوری ریاست جمهوری در محصولات ساخت ایران، رتبه سطح یک را به خود اختصاص داده اند.

وضعیت دانش بنیانی: دانش بنیان تولیدی نوع ۱

سرمایه مورد نیاز برای اجرای طرح/ریال: ۳۱,۵۷۸,۰۰۰,۰۰۰ ریال

حداقل میزان وجه جمع آوری شده قابل پذیرش/ریال: ۱۵,۰۰۰,۰۰۰,۰۰۰ ریال

مدت زمان اجرای طرح/ماه: ۱۲ ماه

تخمین کل سود در طی دوره/ریال: ۳۶,۸۲۲,۰۰۰,۰۰۰ ریال

سهام سرمایه گذاران از سود پیش بینی شده طرح/درصد: ۱۴,۲۱۰,۰۰۰,۰۰۰ ریال که حدوداً ۴۳ درصد

سود علی الحساب سرمایه گذاران ماهانه / سالانه : ۳.۷۵ درصد / ۴۳ درصد

تخمین نرخ بازده ماهانه (IRR) سرمایه گذاران ماهانه / سالانه : ۴.۰۹ درصد / ۵۰.۱۴ درصد

بازه های پرداخت سود علی الحساب/ماه: هر ماه

نحوه بازپرداخت اصل سرمایه: انتهای دوره

کاربگ ثبت نام و ارزیابی (تامین مالی جمعی)

